1. 某计算机的Cache共有64块，采用4路组相联映射方式（即每组4块）。每个主存块大小为32字节，按字节编址。主存193号单元所在主存块应装入的Cache组号是多少？主存193号块应装入的Cache组号是多少？

2 某半导体存储器，按字节编址。其中，0000H～0FFFH为ROM区，选用EPROM芯片（2KB/片1片）；1000H～1FFFH为RAM区，选用RAM芯片（4K×4位/片）。地址总线A15～A0（低）。给出地址分配和片选逻辑。